





NOMENCLATURE

Circuits intégrés :

U1 : MM74S409N
U2 U3 U4 U5 : MC41256A9A15
U6 U7 U8 : 74LS273
U9 : 74LS245
U10 : 74LS273
U11 : WD1770
U12 : 74121
U13 : 74LS393
U14 : 74LS138
U15 : 74LS123
U16 : 74LS05
U17 : 74LS02

1 diode : 1N4148

Résistances :

R1 : 220 K ohms
R2 : 39 K ohms
R3 R4 : 1 K ohms
R5 : 4.7 K ohms
R6 R7 R8 R9 : 220 ohms

Condensateurs :

C1 : 470 y Farad
C2 : 1 y Farad
C3 : 100 p Farad
C4 : 10 n Farad
C5 : 22 p Farad
découplages : 470 n Farad MKH

Connecteurs :

J1 connecteurs en bande 26 points pour HE 10 à souder

J2 connecteurs en bande 34 points pour HE 10 à souder

Cables :

1 cable 26 conducteurs avec connecteur DB25M/HE10F

1 cable 34 conducteurs avec connecteur HE10F/HE10F

CARTOGRAPHIE MEMOIRE

\$F080-\$F084 Contrôleur WD1770

\$F090 Registre de sélection floppy

D7	D6	D5	D4	D3	D2	D1	D0
non	utilisés	Densité	Face	DS3	DS2	DS1	DS0

\$FOAO Registre adresse plan mémoire virtuel
poids faibles : A7..A0

\$FOBO Registre adresse plan mémoire virtuel
poids moyens : A8..A15

\$FOCO Registre adresse plan mémoire virtuel
poids forts : A16..A19

\$FODO Registre données plan mémoire virtuel

\$FOEO Registre d'armement du temporisateur d'alarme

\$FOFO Libre

Modifications apportées sur la carte prototype

- 1/ amener RESET sur la broche 13 de U11
strap broche 1 de U10 à broche 13 de U11
- 2/ positionner M0 M1 M2 de U1
strap broche 3 de U1 à broche 5 de U1
strap broche 5 de U1 à broche 36 de U1
strap broche 4 de U1 à broche 13 de U1
- 3/ configurer le 74LS121
strap broche 3 de U12 à broche 4 de U12
strap broche 4 de U12 à broche 7 de U12
- 4/ alimentation
strap broche 10 de U8 à broche 10 de U7
- 5/ charge des broches Q0 à Q7 des mémoires dynamiques
8 résistances de 1K sur les broches Q0..Q7 reliées au +5V